**TALLER RECUPERACION DE CLASE FEBRERO 28 DE 2018**

**Para realizar el taller deben buscar en el libro guía: Los microprocesadores Intel que se encuentra en biblioteca, el tema correspondiente a instrucciones de transferencia de datos.**

**Completar la tabla:**

|  |  |  |  |  |
| --- | --- | --- | --- | --- |
|  | **INSTRUCCIÓN** | **TIPO DE DIRECCIONAMIENTO** | **DESCRIPCIÓN** | **BITS TRANS-FERIDOS** |
|  | **MOV AX, BX** | **TRANSFERENCIA ENTRE REGISTROS** | **Los 16 bits de datos que contiene el registro BX (fuente) se escriben en el registro AX (destino)** | **16** |
|  | **MOV DL, [100H]** | **DIRECCIONAMIENTO DIRECTO DE MEMORIA** | **Los 8 bits de datos que contiene la dirección de memoria real (DS\*10H + 100H) (fuente) se escriben en el registro DL (destino)** | **8** |
|  | **MOV [30H], BL** | **DIRECCIONAMIENTO DIRECTO** | **LOS 8 BITS DE DATOS QUE CONTIENE EL REGISTRO BL SE COPIAN EN LA DIRECCIÓN REAL (DS X 10H+30H) DIRECCIÓN DESTINO** | **8** |
|  | **MOV DH, [BX+SI+300H]** | **RELATIVO AL REGISTRO** | **LOS 16 BITS DE DATOS QUE CONTIENE LA DIRECCIÓN REAL EN MEMORIA (BX+SI+300H) SE COPIA AL REGISTRO DH** | **16** |
|  | **MOV AL,45H** | **REDIRECCIONAMIENTO INMEDIATO** | **LOS 8 BITS DE DATOS QUE CONTIENE LA DIRECCIÓN DE MEMORIA REAL COPA EL BYTE 45H AL REGISTRO AL** | **8** |
|  | **MOV CH, DL** | **DE REGISTRO** | **LOS 8 BITS DE DATOS QUE CONTIENE EL REGISTRO DL (FUENTE) SE ESCRIBEN EN EL REGISTRO CH (DESTINO)** | **8** |
|  | **MOV [ BX ], DI** | **INDIRECTO POR REGISTRO** | **LOS 16 BITS DE DATOS QUE CONTIENE EL REGISTRO DI (FUENTE) SE ESCRIBEN EN LA DIRECCIÓN DE MEMORIA (DSX10H+BX)** | **16** |
|  | **MOV CX, 3AB3H** | **DIRECCIONAMIENTO INMEDIATO** | **LOS 16 BITS DE DATOS DE LA DIRECCIÓN EN MEMORIA 3A B3 H (ORIGEN) SE COPIAN EN EL REGISTRO CX (DESTINO)** | **16** |
|  | **MOV AX, [BX+SI]** | **BASE-MÁS-ÍNDICE** | **LOS 16 BITS DE LA DIRECCIÓN EN MEMORIA (DS X 10H + BX + SI) ORIGEN SE COPIAN EN ELL REGISTRO AX** | **16** |
|  | **MOV [BX+SI+40H], CL** | **BASE-MÁS-ÍNDICE** | **LOS 8 BITS DE LA DIRECCIÓN EN MEMORIA (DS X 10H +BX + SI +40H) ORIGEN SE COPIAN EN EL REGISTRO DESTINO CL** | **8** |
|  | **MOV CH,[DI]** | **INDIRECTO POR REGISTRO** | **LOS 16 BITS DE LA DIRECCIÓN EN MEMORIA (DS X 10H +BX +SI) ORIGEN SE COPIAN EN EL REGISTRO CH** | **16** |
|  | **MOV CH,[1200H]** | **DIRECCIONAMIENTO DIRECTO** | **LOS 16 BITS DE LA DIRECCIÓN EN MEMORIA (DS X 10H + BX+ SI +1200H) ORIGEN SE COPIAN EN EL REGISTRO CH DESTINO** | **8** |
|  | **MOV [BX+SI+300H],SP** | **BASE-MÁS-ÍNDICE** | **LOS 16 BITS DEL REGISTRO SP (ORIGEN) SE COPIAN EN LA DIRECCIÓN EN MEMORIA (DSX10H+BX+SI+300H) DESTINO** | **16** |
|  | **MOV DS,CX** |  |  |  |
|  | **MOV BP, BX** |  |  |  |
|  | **MOV [ BP ], AL** |  |  |  |
|  | **MOV CH, 3AH** |  |  |  |
|  | **MOV DL, [BX+DI]** |  |  |  |
|  | **MOV DH, [BP+SP+50H], CL** |  |  |  |
|  | **MOV CH,[SP]** |  |  |  |